**1. Что представляет собой блок устройств ввода-вывода?**

блок устройств ввода-вывода, состоит из схем, адаптирующих процессорную систему к внешним устройствам.

**2. Какой тип памяти представлен в блоке памяти МПС?**

Микропроцессорная система использует все 3 типа памяти:

- Адресная память предоставляет доступ к любой ячейке накопителя, адрес, которой выставлен на шине, независимо от предыдущего обращения.

- В памяти с последовательным доступом порядок обращения к ячейкам задается счетчиком адресов, который невозможно переустановить в процессе работы с памятью. Таким образом, адрес обращения к каждой последующей ячейке отличается от предыдущего всегда на определенную величину.

- В ассоциативной памяти ячейка накопителя содержит информацию, скопированную из основной адресной памяти. При этом некоторая часть адреса этой основной памяти, так называемый тег, или признак, также сохраняется в ассоциативной памяти. И, если вызываемый процессором адрес содержит такой тег, информация извлекается из накопителя ассоциативной памяти.

**3. Чем отличается FIFO от LIFO?**

FIFO расшифровывается как «first input, first output», что переводится как «первым пришел, первым ушел».   
LIFO расшифровывается как «last input, first output», что переводится как «последним пришел, первым ушел».

Отличия заключаются в очереди обработки информации. В FIFO информация обрабатывается по очереди, в том понимании, в котором мы привыкли говорить о ней.  
В LIFO же информация обрабатывается по иному принципу: первым обрабатывается та информация, что пришла последней. Преимущество LIFO заключается в том, что информация складывается друг за другом, благодаря этому, не нужно хранить явный указатель на следующий элемент стека.